

了解 NVMe/PCIe/CXL 協議解析與 如何面對 SSD 超低功耗測量的挑戰



活動日期與地點

<台北場>

- 活動時間：2023 年 9 月 12 日(二) 下午 1:00~5:00
- 活動地點：[台北萬豪酒店](#)-8F
(台北市中山區樂群二路 199 號 8 樓)

<新竹場>

- 活動時間：2023 年 9 月 14 日(四) 下午 1:00~5:00
- 活動地點：[新竹豐邑喜來登](#)-5F 東館禮堂
(新竹縣竹北市光明六路東一段 265 號 5 樓)

報名連結

由於人工智慧、5G 應用與雲端運算都會產生極大的運算吞吐量，所需要的資料儲存、傳輸頻寬更是以倍數在成長，這也代表著 PCIe 在伺服器 and 電腦上的功率消耗也大幅增加。因此 PCIe 也制定了低功耗狀態(Low Power States)讓性能與功耗間在應用上取得平衡。

在此次的研討會中，特別邀請原廠技術專家來台跟與會者做面對面的技術交流，透過此研討會您會了解到 PCIe/CXL 的協定知識與 Low Power States 的技術知識並且透過實際的平台操作來體驗到如何進行 Low Power State 的功率量測以及 Low Power States 運行時的協定擷取與分析技巧。除此之外，此次研討會講解 CXL 規範和協議與 OCP 的測試進行案例分享。



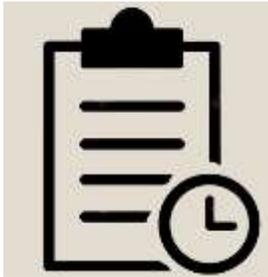
誰適合參加？

1. PCIe 晶片設計與系統驗證人員
2. SSD 模組與 PCIe 板卡設計人員
3. 訊號品質驗證工程人員
4. 功能性測試與系統驗證工程人員
5. 失效分析與 AE/FAE 人員

活動議程

13:00 - 13:30 貴賓報到

13:30 - 13:40 Welcome & Introduction



- Updated PCIe specification
- Introduction PCIe & Low power state
- Understand the L1 state of LTSSM
- Understand the L1.1 and L1.2 PM states
- Update product roadmap for Serialtek & SANBlaze

15:15 - 15:30 中場休息

15:30 - 16:30 Case Study

- How to test Low Power and lower power measuring for SSD
- Introducing CXL protocol trace

16:30 - 17:00 Q&A, Demos

17:00 Good bye & Thank you

注意事項

1. 現場於 13:00 開放入場，敬請攜帶兩張名片以利報到，當天現場將有專員引導入座。
2. 為真實記錄活動與宣傳等目的，主辦單位將於現場拍照、錄影、錄音，報名即同意主辦單位保有活動當日影像再製播放權利。
3. 主辦單位保有修改、變更或暫停本活動之權利，如有未盡事宜，悉依主辦單位相關規定或解釋辦理，並得隨時補充公告之。

主辦單位：**Serialtek, Quarch Technology & SANBlaze Technology, Inc.**

協辦單位：誠芯技術股份有限公司

洽詢服務：02-86715658#202 誠芯技術 活動執行小組



誠芯技術股份有限公司 trust-tek Corp.